

## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-245007

(43)Date of publication of application : 07.09.2001

(51)Int.Cl.

H04L 27/22

H04B 1/26

H04B 1/30

H04L 25/06

H04L 27/01

H04L 27/38

(21)Application number : 2000-054494

(71)Applicant : MATSUSHITA ELECTRIC IND CO LTD

(22)Date of filing : 29.02.2000

(72)Inventor : YAMADA KAZUNORI

HARUKI HIROSHI

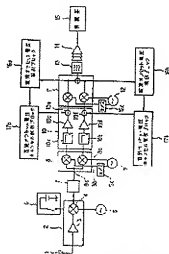
UI TAKASHI

(54) RECEIVER WITH DIRECT CURRENT OFFSET CORRECTION FUNCTION AND METHOD FOR CORRECTING DIRECT CURRENT OFFSET IN RECEIVER

(57)Abstract:

PROBLEM TO BE SOLVED: To prevent the sensitivity deterioration of a receiver by accurately correcting a baseband direct current offset voltage.

SOLUTION: A radio signal from an antenna 1 is converted into an intermediate frequency signal by a high frequency block 2, transmitted to an orthogonal mixer 8 through an impedance compensation block 7, converted into a baseband signal and transmitted to a baseband signal processing block 10. Direct current offset voltage detection blocks 16a and 16b detect a direct current offset voltage existing in the block 10 on the basis of an output of an orthogonal modulator 11 at a time when the block 2 is off, and direct current offset voltage cancel control blocks 17a and 17b correct the direct current offset voltage based on the detected offset voltage. The block 7 compensates the fluctuation of output impedance at on/off of the block 2.



## LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C): 1998,2003 Japan Patent Office



3の出力信号が提供している。また、空間結合状態域に  
よりLOポート102c、102dとRFポート102  
は同様のアイソレーション及び位相は寛容する。したがっ  
て、自己ミキシングによる変調ミキリ102の位相誤差

[illegible][illegible][illegible][illegible][illegible]

とする第一の類似点の相対的に強固な保証とする点としてみようである。

[illegible][illegible]

となり、特に製造業を以て行うものである。このことと照合すると、特に製造業を以てした国債の利付償還を伴う債権を置くことができる。

【too2021】 本書出版の諸事項に関する説明は、請求項に記載の受信装置に於ける直位変圧器コアセットを備えている受信装置に関するものである。

【0202】  
【要旨】資源の喪失の防止、以下、本発明の喪失の防止について、図1から図5を用いて説明する。図1は、本発明の実施例を示す図である。図2は、図1の資源の喪失の防止を示す図である。図3は、図1の資源の喪失の防止を示す図である。図4は、図1の資源の喪失の防止を示す図である。図5は、図1の資源の喪失の防止を示す図である。



